

교육

Pspice를 이용한 회로설계 교육 - 초·중급

과 목 명	Pspice를 이용한 회로해석		교육번호		
교육일정	2 days		교육비	인원	
강 사 명			대상		
교육목표	PSpice의 기본 환경 PSpice의 해석의 종류 및 해석의 type에 따른 시뮬레이션 설정 방법 PSpice의 에러 해결 방법				
교육내용	반도체 및 컴퓨터기술의 급격한 발달과 더불어 기술이 혁신적으로 발전하고 전기전자 관련 제품의 설계 및 제조 공정이 자동화되어 생산성 증대와 제품의 품질향상 등이 산업체의 경쟁력 제고를 위해 요구되고 있으며, 특히 제품개발기간을 단축시키고 신뢰성을 높이기 위한 노력의 일환으로 Simulation Tool을 이용하여 실제 제작단계 이전에 회로특성을 해석해보는 과정이 중요시되었다. 이에 산업체, 연구소, 대학 등에서 폭넓게 사용되고 있는 Cadence PSpice Simulation의 기능을 익히고 실무에 적용 할 수 있는데 교육 목적이 있다.				
활용분야	전기/전자/통신/정보통신 분야 개발/엔지니어				
활용장비	Cadence OrCAD EE Designer				
날짜	시 간	내 용			
1일차		1. 회로 작성 및 PSpice 환경 - Part 배치 / Wire 작업 - 시뮬레이션 시 주의 사항 2. 기본 해석 - Transient 해석 - Bias Point 해석 - DC/AC 해석 - Probe window 사용법 Probe window 사용법			
날짜	시 간	내 용			
2일차		1. 응용해석 - Parametric 해석 - Monte-Carlo 해석 2. ABM Model 3. Model Editor를 이용한 Simulation 모델 만들기 - library 파일을 이용한 모델 생성 - SubCircuit을 이용한 모델 생성 4. 다양한 활용 팁			
비 고 (예 시)	-전기 전자를 배운 엔지니어 -회로 시뮬레이션을 경험한 엔지니어 -OS (Window XP, Window 7 무관)				