

<b>과 목 명</b>	Pspice를 활용한 시스템 전원회로 설계		<b>교육번호</b>		
<b>교육일정</b>	2023. 05. 31(수) (6시간×1일, 6시간, 10:00~17:00)		<b>교육비</b>	인원	25명 이하
<b>교육장소</b>	한국폴리텍 4대학 산학협력단 분원 501층 실습실		<b>교육수준</b>	초/ 중급	
<b>교육목표</b>	Pspice전원회로 설계 및 노이즈 문제해결력 향상				
<b>교육내용</b>	<ul style="list-style-type: none"> <li>- Pspice를 활용한 DC-DC 컨버터 회로 설계 이론 및 실습</li> <li>- DC-DC Buck 컨버터 및 Feedback Control 설계</li> </ul>				
<b>활용장비</b>	OrCAD Pspice				
<b>일차별</b>	<b>시 간</b>	<b>내 용</b>			
<b>1일차</b>	10:00~12:00	[Switching Regulator 설계] - 전원설계 Overview - Switching Regulator (Buck Converter) 설계 - Passive 및 Active 소자 특성			
	12:00~13:00	점 심 시 간			
	13:00~17:00	[Buck Converter 시뮬레이션 실습] - 모델링 방법 - Pspice 시뮬레이션 실습  [Feedback 설계 개요] - 안정도 조건 및 에러보상회로 설계 - Pspice를 이용한 피드백 설계 사례			
<b>비 고</b>	* Pspice 사용 경험 엔지니어				