

<b>과 목 명</b>	Sigirty를 활용한 PI해석		<b>교육번호</b>		
<b>교육일정</b>	2023. 06. 01(목) (6시간×1일, 6시간, 10:00~17:00)		<b>교육비</b>	인원	25명 이하
<b>교육장소</b>	한국폴리텍 4대학 산학협력단 분원 501층 실습실		<b>교육수준</b>	초/ 중급	
<b>교육목표</b>	PCB Power(PI) 노이즈 문제해결력 향상				
<b>교육내용</b>	- Sigirty를 이용한 PI 해석 실습				
<b>활용장비</b>	Sigirty				
<b>일차별</b>	<b>시 간</b>	<b>내 용</b>			
6월 1일	10:00~12:00	- Power Integrity 이론 - Decoupling Capacitor 설계			
	12:00~13:00	점 심 시 간			
	13:00~17:00	- Power SI를 이용한 Z-Parameter 해석 - Sigirty Optimize PI 실습 - Resonance Analysis 실습 - Sigirty Aurora 이용한 IR Drop (DC 해석)			
<b>비 고</b>	* PCB PI 해석을 원하는 엔지니어				